

<b>AGSTU</b>		<b>Utbildningsplan 2018/2019</b>												
Utbildning <b>Tillämpad Elektronik för Inbyggda System</b>							Klass och Yh-poäng 220-Yhpoäng					Utgåva 13		
Utfärdad av <b>Lennart Lindh</b>				Gäller från 2018-01-11			Granskad av Mia Lindh				Godkänd av Myndigheten för yrkeshögskolan 2017			

Utbildningen börjar vecka 35, 2018-08-27, och den första obligatoriska träffen hålls i Västerås. Tid och plats meddelas separat. Med reservation för ändringar. Kurserna bygger på varandra och kan ej läsas som enstaka kurser. För CSN gäller att utbildningen är en enda sammahängade period om 220 Yhpoäng (44 veckor). Krav på avklarade moment/kurser för att få påbörja Avancerad HW/SW-systemkonstruktion för inbyggda system samt för LIA finns.

	V35											V46					V1					
	2018											2019										
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22
Introduktion, Uppstart och repetition, 5p	<b>VHDL-programmering för inbyggda system, 25p</b>											<b>Systemkonstruktion med VHDL, 30p</b>										
	<b>Hårdvarunära C-programmering och mikrodataarkitektur, 35p</b>																					
	Distans och frivilliga träffar																					
←											<b>Konstruktionsmetodik och teknisk dokumentation, 15p (totalt 20p)</b>											→

	V5													V16					V26				
	2018													2019									
	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	
	<b>Avancerad HW/SW-systemkonstruktion för inbyggda system, 50p</b>													<b>Examensarbete, 20p</b>					<b>Lärande i arbete (LIA), 30p</b>				
	Distans och frivilliga träffar																		<b>Industri (distans eller på ett företag)</b>				
←													<b>Konstruktionsmetodik och teknisk dokumentation, 5p (totalt 20p)</b>										
																		Avslutande seminarium, 5p					