

AGSTU		Utbildningsplan 2019/2020					
Utbildning Tillämpad Elektronik för Inbyggda System				Klass och Yh-poäng 220-Yhpoäng			Utgåva 15
Utfärdad av Lennart Lindh		Gäller från 2019-03-22	Beslutad och granskad av AGSTUS Ledningsgrupp			Godkänd av Myndigheten för Yrkehögskolan	

Utbildningen börjar vecka 35, 2019-08-26, och den första obligatoriska träffen hålls i Västerås. Tid och plats meddelas separat. Med reservation för ändringar. Kurserna bygger på varandra och kan ej läsas som enstaka kurser. För CSN gäller att utbildningen är en enda sammanhängande period om 220 Yhpoäng (44 veckor). Krav på avklarade moment/kurser för att få påbörja Avancerad HW/SW-systemkonstruktion för inbyggda system samt för LIA finns.

V35													V47					V1		2018		2019	
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22		
Introduktion uppstart och repetition, 10p		VHDL-programmering för inbyggda system, 25p											Systemkonstruktion med VHDL, 30p										
		Hårdvarunära C-programmering och mikrodataarkitektur, 35p																					
		Distans och frivilliga träffar																					
Konstruktionsmetodik och teknisk dokumentation, 15p (totalt 20p)																							

Förberedelsekurs

V5										V16										V26					
23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44				
forts Systemkonstruktion med VHDL		Avancerad HW/SW-systemkonstruktion för inbyggda system, 30p										Examensarbete, 20p				Lärande i arbete (LIA), 50p									
																Industri (distans eller på ett företag) Med avslutande presentation									
Konstruktionsmetodik och teknisk dokumentation, 5p (totalt 20p)																									