

AGSTU		Utbildningsplan 2020/2022			
Utbildning FPGA Systemutvecklare		Klass och Yh-poäng 220-Yhpoäng på halvfart distans		Utgåva 2	
Utfärdad av Mia Lindh		Gäller från 2020-08-21	Beslutad och granskad av Ledningsgruppen		Godkänd av

Utbildningen börjar vecka 40, 2020-09-28. Kurserna bygger på varandra och kan ej läsas som enstaka kurser.

För CSN gäller att varje läsår är en sammanhängande period.

Krav på avklarade moment/kurser för att få påbörja Avancerad HW/SW-systemkonstruktion för FPGA SoC, Applikationsspecifika plattformar i FPGA SoC, Högnivåsyntes med C för FPGA, Modellbaserad konstruktion för FPGA samt Examensarbete finns.

ÅR 1

V40 28/9											V51 14/12		2020 2021									
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	
Introduktion till FPGA och VHDL-programmering , 25 YH-poäng											FPGA Systemkonstruktion, 30 YH-poäng											
Konstruktionsmetodik och teknisk dokumentation, 10 YH-poäng (totalt 20 YH-poäng)																						

V12 22/3																V27 5/7					
23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	L	L	L	
FPGA system- struktion forts.			Programmering av mikrokontroller och FPGA-system, 35 YH-poäng													Sommaruppehåll					
Konstruktionsmetodik och teknisk dokumentation forts.																					

ÅR 2

V31 2/8															V46 15/11						
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22
Avancerad HW/SW-Systemkonstruktion för FPGA SoC, 30 YH-poäng															Högnivåsyntes med C för FPGA, 25 YH-poäng						
Konstruktionsmetodik och teknisk dokumentation, 10 YH-poäng (totalt 20 YH-poäng)																					

V5 31/1																	V16 18/4											Sista 3/7	
23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48				
Högnivåsyntes med C för FPGA forts.				Applikationsspecifika plattformar för FPGA SoC, 25 YH-poäng													Examensarbete, 30 YH-poäng												
Konstruktionsmetodik och teknisk dokumentation forts. (totalt 20p)																													