

<b>AGSTU</b>		<b>Utbildningsplan 2022/2024</b>			
Utbildning <b>FPGA Systemutvecklare</b>		Klass och YH-poäng 220-Yhpoäng på halvfart distans		Utgåva 5	
Utfärdad av <b>Mia Lindh</b>		Gäller från 2022-09-07		Beslutad och granskad av Ledningsgruppen	
				Godkänd av Myndigheten för yrkeshögskolan	

Utbildningen börjar vecka 39, 2022-09-26. Kurserna bygger på varandra och kan ej läsas som enstaka kurser.  
För CSN gäller att varje läsår är en sammanhängande period. En dags uppstartsträff anordnas i Västerås under första utbildningsveckan. Mer information skickas ut inför utbildningsstart.  
Krav på avklarade moment/kurser för att få påbörja Avancerad HW/SW-systemkonstruktion för FPGA SoC, Applikationsspecifika plattformar i FPGA SoC, Högnivåsyntes med C för FPGA samt Examensarbete finns.

#### ÅR 1

V39 26/9											V50 12/12				2022 2023				V4 23/1		
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22
<b>Programmering av mikrokontroller och FPGA-system, 35 YH-poäng</b>																					
2022 2023																					
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22
<b>Introduktion till FPGA och VHDL-programmering , 25 YH-poäng</b>																					
<b>Konstruktionsmetodik och teknisk dokumentation, 10 YH-poäng (totalt 20 YH-poäng)</b>																					

V9 27/2											V12 20/3								V27 3/7		
23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	L	L	L	L
<b>Programmering av mikrokontroller forts</b>														<b>Sommaruppehåll</b>							
V9 27/2																					
23	24	25	26	27	28	29	30	31	32	33	34	35	36								
<b>FPGA Systemkonstruktion, 30 YH-poäng</b>																					
<b>Konstruktionsmetodik och teknisk dokumentation forts.</b>																					

#### ÅR 2

V31 31/7															V46 13/11				2023		
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22
<b>Avancerad HW/SW-Systemkonstruktion för FPGA SoC, 30 YH-poäng</b>															<b>Högnivåsyntes med C för FPGA 25 YH-poäng</b>						
<b>Konstruktionsmetodik och teknisk dokumentation, 10 YH-poäng (totalt 20 YH-poäng)</b>																					

2024											V5 29/1				V15 8/4				Sista 30/6								
23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48		
<b>Högnivåsyntes med C för FPGA forts.</b>				<b>Applikationsspecifika plattformar för FPGA SoC, 25 YH-poäng</b>											<b>Examensarbete, 30 YH-poäng</b>												
<b>Konstruktionsmetodik och teknisk dokumentation forts.</b>																											