

AGSTU		Utbildningsplan 2023/2025														
Utbildning FPGA Systemutvecklare		Klass och YH-poäng 220-YH-poäng på halvfart distans					Utgåva 8									
Utfärdad av Mia Lindh		Gäller från 2023-03-30					Beslutad och granskad av Ledningsgruppen					Godkänd av Myndigheten för yrkeshögskolan				

Utbildningen börjar vecka 39, 2023-09-25. Kurserna bygger på varandra och kan ej läsas som enstaka kurser.
För CSN gäller att varje läsår är en sammanhängande period. En uppstartsträff anordnas i Västerås under första utbildningsveckan. Mer information skickas ut inför utbildningsstart.
Krav på avklarade moment/kurser för att få påbörja Avancerad HW/SW-systemkonstruktion för FPGA SoC, Högnivåsyntes med C för FPGA samt Examensarbete finns.

ÅR 1 100 YH-poäng

V39 25/9		V50 11/12										2023 2024		V4 22/1							
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22
Programmering av mikrokontroller och FPGA-system, 35 YH-poäng																					
2023 2024																					
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22
Introduktion till FPGA och VHDL-programmering , 25 YH-poäng																					
Konstruktionsmetodik och teknisk dokumentation, 10 YH-poäng (totalt 20 YH-poäng)																					

V9 26/2		V12 18/3										V27 1/7									
23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	L	L	L	L
Programmering av mikrokontroller forts										Sommaruppehåll											
V9 26/2		V12 18/3										V27 1/7									
23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40				
FPGA Systemkonstruktion, 35 YH-poäng (30 YH-poäng år 1)										Konstruktionsmetodik och teknisk dokumentation forts.											

ÅR 2 120 YH poäng

V31 29/7		V46 11/11										2024											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22		
FPGA Systemkonstruktion forts.		Avancerad HW/SW-Systemkonstruktion för FPGA SoC, 30 YH-poäng										Högnivåsyntes med C för FPGA, 30 YH-poäng											
5YH-poäng år 2																							
Konstruktionsmetodik och teknisk dokumentation, 10 YH-poäng (totalt 20 YH-poäng)																							

2025		V9 24/2										Sista 29/6													
23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48
Högnivåsyntes med C för FPGA forts.								Examensarbete, 45 YH-poäng																	
								Kan utföras på ett företag																	
Konstruktionsmetodik och teknisk dokumentation forts																									