

AGSTU	Utbildningsplan 2024/2026		
Utbildning FPGA Systemutvecklare	Klass och YH-poäng 220-YHpoäng på halvtid distans	Utgåva 9	
Utfärdad av Mia Lindh	Gäller från 2023-03-30	Beslutad och granskad av Ledningsgruppen	Godkänd av Myndigheten för yrkeshögskolan

Utbildningen börjar vecka 39, 2024-09-23. Kurserna bygger på varandra och kan ej läsas som enstaka kurser.
För CSN gäller att varje läsår är en sammanhängande period. En uppstartsträff anordnas i Västerås under första utbildningsveckan. Mer information skickas ut inför utbildningsstart. Krav på avklarade moment/kurser för att få påbörja FPGA Systemkonstruktion, Avancerad HW/SW-systemkonstruktion för FPGA SoC, Högnivåsyntes med C för FPGA samt Examensarbete finns.

ÅR 1 100 YH-poäng

V39 23/9											V50 9/12					2024 2025					V4 20/1				
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22				
Programmering av mikrokontroller och FPGA-system, 35 YH-poäng																									
2024											2025														
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22				
Introduktion till FPGA och VHDL-programmering, 25 YH-poäng																									
Konstruktionsmetodik och teknisk dokumentation, 10 YH-poäng (totalt 20 YH-poäng)																									

V9 24/2											V12 17/3										V27 30/6										
23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	L	L	L	L										
Programmering av mikrokontroller forts											Sommaruppehåll																				
V9 24/2																															
23	24	25	26	27	28	29	30	31	32	33												34	35	36	37	38	39	40			
FPGA Systemkonstruktion, 35 YH-poäng (30 YH-poäng år 1)																															
Konstruktionsmetodik och teknisk dokumentation forts.																															

ÅR 2 120 YH poäng

V31 28/7											V46 10/11										2025											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22											
FPGA Systemkonstruktion forts. 5YH-poäng år 2											Avancerad HW/SW-Systemkonstruktion för FPGA SoC, 30 YH-poäng											Högnivåsyntes med C för FPGA, 30 YH-poäng										
Konstruktionsmetodik och teknisk dokumentation, 10 YH-poäng (totalt 20 YH-poäng)																																

2026											V9 23/2										Sista 28/6										
23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48						
Högnivåsyntes med C för FPGA forts.											Examensarbete, 45 YH-poäng																				
Konstruktionsmetodik och teknisk dokumentation forts											Kan utföras på ett företag																				